

# TP module noyau Linux

J.-M Friedt

30 mars 2017

Notre objectif dans cet exposé est de maîtriser la mise en œuvre des interfaces de communication entre l'utilisateur et le matériel au travers du noyau Linux. Bien que nous ayons vu que divers niveaux d'abstraction (`script.bin` ou `devicetree.dtb`) vise à cacher la description du matériel au développeur, nous allons ici nous placer du point de vue de l'électronicien qui connaît son architecture matérielle et désire y accéder au travers de Linux pour en fournir les fonctionnalités à l'utilisateur.

## 1 Pourquoi travailler au niveau du noyau ?

Dans la hiérarchie des niveaux d'abstraction permettant à un programme en espace utilisateur d'atteindre la matériel, le noyau fait office de gestionnaire des ressources. Il s'assure ainsi que chaque tâche a le droit de s'exécuter (ordonnanceur – *scheduler*), que les ressources sont attribuées de façon cohérente, et que les messages venant du matériel sont remontés à tous les programmes utilisateurs qui en ont besoin.

Un module [1] est un bout de code qui vient se connecter au noyau afin d'en compléter les fonctionnalités. Initialement introduit avec le noyau 1.2 de Linux (Mars 1995), il évite de devoir recompiler tout le noyau pour y ajouter une fonctionnalité telle que le support d'un nouveau périphérique matériel. Il est souvent possible d'accéder aux ressources matérielles depuis l'espace utilisateur, mais ce faisant nous perdons les garanties de cohérence d'accès aux ressources proposées par le noyau (interdiction de charger deux fois un même module noyau par exemple). Certaines fonctionnalités (DMA, interruptions) ne sont simplement pas accessibles en dehors de l'espace noyau.

Depuis le noyau linux, la sélection des modules s'obtient en marquant par `M` les éléments accessibles par `make menuconfig`. La compilation des modules s'achève par `make modules` suivi de `make modules_install` qui placera le résultat dans `/var/lib/modules`.

Depuis `buildroot`, la configuration s'obtient par `make linux-menuconfig` et `make` de `buildroot` compilera à la fois le noyau et ses modules, pour les placer sur l'image qui sera flashée sur carte SD.

Tout développeur d'interfaces matérielles se doit de comprendre le fonctionnement d'un module noyau pour fournir le support logiciel nécessaire aux utilisateurs qui ne désirent pas connaître les subtilités de l'accès au matériel.

Deux grandes classes de modules noyau sont chargés soit de transférer des blocs de données (par exemple vers un disque dur), soit des octets individuels<sup>1</sup> (caractères). Nous nous intéresserons au second cas, plus simple, et surtout moins difficile d'accès au niveau du matériel nécessaire à la démonstration.

Toutes les communications se font au travers de pseudo-fichiers situés dans le répertoire `/dev`. Un fichier peut être ouvert, fermé, et nous pouvons y écrire ou lire des données. Une méthode additionnelle qui n'a pas son équivalent dans un accès aux fichiers est une configuration des transactions : `ioctl` (Input/Output Control).

## 2 Structure et compilation d'un module noyau

Le minimum nécessaire pour attacher un module au noyau Linux est une fonction d'initialisation et une fonction pour libérer les ressources. L'exemple ci-dessous permet de se familiariser d'une part avec l'arborescence du noyau Linux, et d'autre part avec la méthode de compilation au travers d'un `Makefile` qui fait appel aux sources du noyau exécuté sur la plateforme cible.

Un module noyau minimaliste est proposé dans le listing ci-dessous, qui nous permettra de nous familiariser avec sa structure, sa compilation, et son utilisation.

Listing 1 – Premier exemple de module noyau

```
1 #include <linux/module.h>      /* Needed by all modules */
2 #include <linux/kernel.h>     /* Needed for KERN_INFO */
3 #include <linux/init.h>       /* Needed for the macros */
4
5 static int __init hello_start(void){printk(KERN_INFO "Hello\n");return 0;}
6 static void __exit hello_end(void) {printk(KERN_INFO "Goodbye\n");}
```

1. <https://appusajeev.wordpress.com/2011/06/18/writing-a-linux-character-device-driver/>

```

7
8 module_init(hello_start);
9 module_exit(hello_end);

```

Le module noyau contient nécessairement un point d'entrée et un point de sortie. Lorsque le module est lié au noyau (`insmod mon_noyau.ko`), la méthode `init()` est appelée. Lorsque le module est retiré du noyau (`rmmmod mon_noyau`), la méthode `exit` est appelée. Ces méthodes sont des macros vers les fonctions `init_module()` et `cleanup_module()` (voir `linux/init.h` dans les sources d'un noyau Linux).

Un module est forcément lié à une version particulière d'un noyau, et devra être recompilé lors des mises à jour de ce dernier. Buildroot fournit un environnement cohérent de développement contenant la *toolchain* de cross-compilation et les sources du noyau, que nous trouverons dans `output/build/linux-version` de buildroot. Dans notre cas, le noyau linux est obtenu par `git` et contient donc, comme extension, l'identifiant de hashage.

Dans un premier temps, nous nous assurons que le compilateur est dans le chemin de recherche des exécutable :

```
export PATH=$PATH:$HOME/.../buildroot/output/host/usr/bin/
```

puis nous compilons le module – supposé être nommé `mymod.c`<sup>2</sup> pour devenir `mymod.ko` – au moyen du Makefile suivant :

```

1 obj-m += mymod.o
2
3 all:
4     make ARCH=arm CROSS_COMPILE=arm-buildroot-linux-uclibcgnueabi-hf -C \
5     /home/jmfriedt/buildroot/output/build/linux-[...] M=$(PWD) modules
6
7 clean:
8     rm mymod.o mymod.ko

```

La seule méthode importante est évidemment `all`, qui fournit en argument de `make` le préfixe du compilateur (ici `arm-buildroot-linux-uclibcgnueabi-hf` – puisque le compilateur généré par buildroot se nomme `arm-buildroot-linux-uclibcgnueabi-hf-gcc`), l'emplacement des sources du noyau, et l'architecture cible.

Un module noyau se compile non-seulement pour la plateforme embarquée, mais aussi potentiellement pour l'hôte. Pour connaître la version du noyau qui tourne sur le PC, `uname -a`. S'assurer de la disponibilité des sources du noyau ou au moins des entêtes associés, par exemple par le paquet `linux-headers-4.1.0-2-all` sous Debian GNU/Linux à la date de rédaction de ce document. Sur PC, le Makefile sera de la forme

```

obj-m += t.o
all:
    make -C /usr/src/linux-headers-3.16.0-4-686-pae M=$(PWD) modules

```

Nous observons ici la puissance de buildroot qui fournit un environnement cohérent de travail avec une chaîne de compilation (`CROSS_COMPILE=arm-buildroot-linux-uclibcgnueabi-hf`) et une arborescence des sources du noyau (`../buildroot-a13-olinuxino/output/build/linux-e37d760b363888f3a65cd6455c99a75cac70a7b8`) qui est sollicitée lors de la compilation du module. Le principe du Makefile est d'ajouter le nom du nouveau module en cours de développement (`mymod`) à la liste des modules du noyau, et lancer la compilation du noyau par `make`. Les autres objets du noyau étant déjà compilés, seul notre module sera ainsi généré.

**⚠ Attention** : en cas d'utilisation d'une carte comportant un noyau autre que celui de son buildroot, il faut synchroniser sa configuration du noyau avec celle de la carte. Pour ce faire, on pourra récupérer le fichier de configuration de Linux dans `/proc/config.gz`, le placer dans le fichier `.config` du noyau utilisé par buildroot, effectuer un `make linux-menuconfig` pour informer buildroot de la mise à jour, et finalement `make` de buildroot pour refabriquer l'arborescence du noyau. Une fois ces tâches effectuées, le module que nous compilerons sera compatible avec le noyau exécuté sur la carte.

Le module est lié au noyau par `insmod mymod.ko` et retiré par `rmmmod mymod`. La liste des modules liés au noyau est affichée par `lsmod`. Les messages du noyau sont soit affichés sur la console (dans le cas de Olinuxino A13micro, sur le port série) ou dans les *logs* du noyau visualisés par `dmesg` ou `cat /var/log/messages` (ou parfois `/var/log/syslog`).

Le résultat de la compilation est transféré vers la carte Olinuxino A13micro pour chargement par `insmod mymod.ko`. Nous en validons le bon fonctionnement en observant les messages fournis par le noyau dans ses logs au moyen de `dmesg` :

```

# insmod mymod.ko
# dmesg | tail -1
[ 249.879087] Hello
# rmmmod mymod.ko
# dmesg | tail -1
[ 256.571319] Goodbye

```

2. on se gardera de nommer ce module `kernel.c` : dans ce cas, la compilation se conclura bien, mais par la génération d'un objet qui n'est pas issu de notre code source mais d'un fichier présent dans l'arborescence du noyau!

Ces informations sont reproduites dans `/var/log/messages` que l'on pourra consulter continuellement par `tail -f`. L'exemple est extrait des sources du noyau, et accessible à `modules/example/example.c`.

En cas d'échec de la compilation du module, il est fondamental de se remémorer qu'un module noyau est compilé pour une configuration d'un noyau. En cas de perte de cette configuration, il est toujours possible de la retrouver au moyen de `scripts/extract-ikconfig` dont la sortie sera sauvegardée dans un fichier `.config` permettant de régénérer un environnement de travail identique à celui proposé par le noyau en cours d'exécution.

Les capacités de communication de notre module avec le système sont cependant restreintes : nous allons les étendre dans le contexte d'un périphérique de caractères (*char device*).

### 3 Communication au travers de `/dev` : interaction avec l'utilisateur

Un module qui se contente de se charger et de se décharger ne présente que peu d'intérêt. Afin d'interagir avec l'utilisateur, nous devons fournir des méthodes de type lecture et écriture. Par convention, les pseudo fichiers permettant le lien entre un module noyau et un programme utilisateur se trouvent dans `/dev`. Ces fichiers se comportent comme des tuyaux reliant les deux espaces (noyau et utilisateur) dans lesquels circulent des caractères (opposés à des blocs de données dans le cas qui nous intéresse ici). La création d'un pseudo-fichier se fait par l'administrateur au moyen de la commande `mknod /dev/jmf c 90 0` avec les arguments qui indiquent qu'il s'agit d'un *character device* (`c`) d'identifiant majeur 90 (nature du périphérique) et d'identifiant mineur 0 (indice dans la liste de ce périphérique). Sur PC, on ajoute `-m 777` pour créer le nœud de communication avec les permissions de lecture et d'écriture pour tout utilisateur : `mknod /dev/jmf c 90 0 -m 777`.

⚠ En cas de message de ressource occupée lors de l'insertion du module (erreur `-16 - EBUSY`), il se peut que le nombre majeur 90 soit déjà occupé : même s'il n'apparaît pas dans la liste de `/dev`, la liste des périphériques dans `/proc/devices` indiquera tous les major numbers occupés. Par exemple sur Redpitaya, le major number 90 est occupé par le pilote `mtd`. Sur PC, le major 99 est occupé par `ppdev`.

La structure de données qui définit quelle fonction est appelée lors de l'ouverture et la fermeture du tuyau (`open` et `close` en espace utilisateur) ainsi que l'écriture ou la lecture de données dans le tuyau (`write` et `read` respectivement depuis l'espace utilisateur) est nommée `file_operations`.

Dans cet exemple, une écriture dans `/dev/jmf` se traduit par un message dans les logs du noyau contenant la chaîne de caractères écrite.

```
1 // mknod /dev/jmf c 90 0
2 #include <linux/module.h>          /* Needed by all modules */
3 #include <linux/kernel.h>         /* Needed for KERN_INFO */
4 #include <linux/init.h>           /* Needed for the macros */
5 #include <linux/fs.h>              // define fops
6 #include <asm/uaccess.h>
7
8 static int dev_open(struct inode *inode, struct file *fil);
9 static int dev_read(struct file *fil, char *buff, size_t len, loff_t *off);
10 static int dev_write(struct file *fil, const char *buff, size_t len, loff_t *off);
11 static int dev_rls(struct inode *inode, struct file *fil);
12
13 char buf[15]="Hello read\n\0";
14
15 int hello_start(void); // declaration pour eviter les warnings
16 void hello_end(void);
17
18 static struct file_operations fops=
19 {
20     .read=dev_read,
21     .open=dev_open,
22     .write=dev_write,
23     .release=dev_rls,
24 };
25
26 int hello_start() // init_module(void)
27 {
28     int t=register_chrdev(90, "jmf", &fops); // major = 90
29     if (t<0) printk(KERN_ALERT "registration failed\n");
30     else printk(KERN_ALERT "registration success\n");
31     printk(KERN_INFO "Hello\n");
32     return t;
33 }
```

```

33 void hello_end() // cleanup_module(void)
34 {printk(KERN_INFO "Goodbye\n");
35  unregister_chrdev(90, "jmf");
36 }
37
38 static int dev_qls(struct inode *inod, struct file *fil)
39 {printk(KERN_ALERT "bye\n");return 0;}
40
41 static int dev_open(struct inode *inod, struct file *fil)
42 {printk(KERN_ALERT "open\n");return 0;}
43
44 static int dev_read(struct file *fil, char *buff, size_t len, loff_t *off)
45 {int readPos=0;
46  printk(KERN_ALERT "read\n");
47  while (len && (buf[readPos] != 0))
48    {put_user(buf[readPos], buff++);
49     readPos++;
50     len--;}
51  }
52  return readPos;
53 }
54
55 static int dev_write(struct file *fil, const char *buff, size_t len, loff_t *off)
56 {int l=0, mylen;
57  printk(KERN_ALERT "write\n");
58  if (len>14) mylen=14; else mylen=len;
59  for (l=0; l<mylen; l++) get_user(buf[l], buff+l);
60  // Essayer avec vvv : kernel panic car acces en userspace
61  // for (l=0; l<mylen; l++) buf[l]=buff[l];
62  buf[mylen]=0;
63  printk(KERN_ALERT "%s\n", buf);
64  return len;
65 }
66
67 module_init(hello_start);
68 module_exit(hello_end);

```

nous sollicitons ce pilote par

```

# echo "Hello" > /dev/jmf
[ 258.408111] open
[ 258.414953] write
[ 258.416874] Hello
[ 258.416874]
[ 258.420911] bye
# dd if=/dev/jmf bs=10 count=1
[ 282.774521] open
[ 282.776557] read
Hello[ 282.778454] bye

0+1 records in
0+1 records out

# echo "toto" > /dev/jmf [ 290.922228] open
[ 290.924908] write
[ 290.926933] toto
[ 290.926933]
[ 290.930904] bye
# dd if=/dev/jmf bs=10 count=1
[ 293.484720] open
[ 293.486761] read
toto[ 293.488659] bye

0+1 records in
0+1 records out

```

**Cet exemple contient une modification au module proposé ci-dessus afin que le message écrit soit celui lu auparavant : implémenter cette modification.**

Ce module implémente les communications entre espace utilisateur et espace noyau au travers du pseudo-fichier /dev/jmf. Un fichier dans le répertoire /dev n'est pas un vrai fichier mais simplement une passerelle permettant de faire transiter des données. Sa création s'obtient par `mknod /dev/jmf c 90 0` avec 90 le l'identifiant (nombre) majeur et 0 l'identifiant mineur de ce pseudo-fichier. L'identifiant majeur reste constant pour les pseudo-fichiers liés à un même type de périphérique, tandis que l'identifiant mineur est incrémenté pour chaque nouvelle instance de ce périphérique. Nous vérifions que le périphérique de communication est bien reconnu par le noyau en consultant /proc/devices qui contient l'entrée jmf avec le major number que nous lui avons associé (90, qui est libre comme nous le vérifions par `ls -l /dev/`). Cependant, sur la carte Olinuxino-A13micro, le répertoire /dev/ est régénéré à chaque lancement (*reboot*) : il faudra donc prendre soin de re-crée l'entrée /dev/jmf à chaque réinitialisation de la carte.

## 4 La méthode ioctl

Une méthode fort peu élégante – notamment parce qu’elle brise le concept de “tout est fichier” d’unix, est l’ioctl. Cette méthode permet de compléter les fonctions qui ne sont pas accessibles par read et write, et est notamment utilisée pour la configuration d’un périphérique (par exemple, régler la vitesse d’échantillonnage d’une carte son).

On complètera par exemple le listing précédent par les fonctions

```
1 // static int dev_ioctl(struct inode *inod,struct file *fil, unsigned int cmd,
2 //     unsigned long arg); // pre-2.6.35
3 static long dev_ioctl(struct file *f, unsigned int cmd, unsigned long arg); // actuel
4
5 static struct file_operations fops=
6 { .read=dev_read,
7   .open=dev_open,
8   .unlocked_ioctl=dev_ioctl,
9   .write=dev_write,
10  .release=dev_rls,};
11
12 // static int dev_ioctl(struct inode *inod,struct file *fil, unsigned int cmd,
13 //     unsigned long arg) // pre-2.6.35
14 static long dev_ioctl(struct file *f, unsigned int cmd, unsigned long arg)
15 {switch ( cmd )
16 {case 0: printk(KERN_ALERT "ioctl0");break;
17  case 1: printk(KERN_ALERT "ioctl1");break;
18  default:printk(KERN_ALERT "unknown_ioctl");break;
19 }
20 return 0;
21 }
```

L’exécution de ce programme se traduit par la séquence suivante :

```
# lsmod
Module                Size  Used by
g_ether                44895  0
# insmod mymod.ko
# ./ioctl
# tail /var/log/messages
Jan  1 00:11:45 buildroot kern.alert kernel: [ 705.740703] registration success
Jan  1 00:11:45 buildroot kern.info kernel: [ 705.745730] Hello
Jan  1 00:11:50 buildroot kern.alert kernel: [ 710.805798] open
Jan  1 00:11:50 buildroot kern.alert kernel: [ 710.808491] ioctl1
Jan  1 00:11:50 buildroot kern.alert kernel: [ 710.818059] ioctl0
Jan  1 00:11:50 buildroot kern.alert kernel: [ 710.820838] bye
```

D’un point de vue utilisateur, la fonction ioctl() s’appelle exactement comme read() ou write() mais prend 3 arguments : le descripteur de fichier, le numéro de l’ioctl (en cohérence avec la déclaration dans le noyau, ici 0 ou 1) et éventuellement un argument. La page 2 du manuel de ioctl est explicite sur ces points. Depuis le noyau, le passage d’argument<sup>3</sup> vers l’espace utilisateur s’obtient au moyen de put\_user() pour une valeur scalaire ou copy\_to\_user pour un tableau (zone mémoire).

## 5 Passer de l’adressage virtuel à l’adressage physique

Bien que de nombreux systèmes embarqués ne s’encombrent pas de gestionnaire matériel de mémoire (*Memory Management Unit* – MMU), un système d’exploitation multitâche tel que Linux en fait pleinement usage et justifie donc l’utilisation d’un microcontrôleur suffisamment puissant pour être muni d’un tel périphérique. L’organisation de la mémoire, gérée par la MMU, n’est en principe pas du ressort du développeur, *sauf* lorsqu’il veut accéder à un emplacement physique connu, tel que par exemple les registres de configuration du matériel. Dans ce cas, il nous faut effectuer la conversion inverse, de l’espace d’adressage virtuel vers l’espace d’adressage réel. Au niveau de l’espace utilisateur, cette fonctionnalité est fournie par mmap(). En espace utilisateur, il s’agit de ioremap().

L’électronicien ne connaît que la notion d’adresse physique d’un périphérique : il s’agit de l’adresse associée à chaque registre dans la documentation du microcontrôleur. L’informaticien ne connaît que la notion d’adresse virtuelle, telle que

3. <http://www.makelinux.net/ldd3/chp-6-sect-1>

manipulée par le système d'exploitation qui tourne au dessus de la MMU. Nous devons faire le lien entre ces deux mondes pour les faire communiquer.

L'instruction [1, chap.9] qui, au niveau du noyau, fait ce lien est `void *ioremap(unsigned long phys_addr, unsigned long size)`; Nous allons illustrer son utilisation en complétant les méthodes appelées lors de l'insertion du module pour allumer une LED, et éteindre la LED lorsque le module est retiré de la mémoire. Cet exemple est purement académique puisqu'en pratique, le module `linux-*/drivers/gpio/gpio-sunxi.c` implémente ces fonctionnalités, et bien d'autres, pour cacher les subtilités du matériel au développeur.

Les ressources qui nous aident à comprendre l'organisation des registres de configuration des GPIOs sont décrites à [https://www.olimex.com/wiki/Bare\\_Metal\\_programming\\_A13#Do\\_something\\_useful.2C\\_Modify\\_the\\_hello\\_world\\_to\\_set\\_GPIO](https://www.olimex.com/wiki/Bare_Metal_programming_A13#Do_something_useful.2C_Modify_the_hello_world_to_set_GPIO) qui donne le lien vers la documentation incontournable – à défaut d'être digeste – [https://dl.linux-sunxi.org/A10/A10%20User%20Manual%20-%20v1.20%20\(2012-04-09,%20DECRYPTED\).pdf](https://dl.linux-sunxi.org/A10/A10%20User%20Manual%20-%20v1.20%20(2012-04-09,%20DECRYPTED).pdf). L'adressage des registres liés aux GPIO est décrit dans le dernier chapitre du manuel de l'utilisateur du processeur A13 disponible à <http://free-electrons.com/~maxime/pub/datasheet/A13%20user%20manual%20v1.2%2020130108.pdf> (chapitre 33). On y constate notamment que 36 registres sont assignés à la configuration de chaque port.

Nous complétons le module noyau que nous avons rédigé jusqu'ici par

```

1 int jmf_gpio;
2 #define IO_BASE 0x01c20800
3
4 int hello_start() // init_module(void)
5 {int t=register_chrdev(90,"jmf",&fops); // major = 90
6  if (t<0) printk(KERN_ALERT "registration_ failed\n");
7     else printk(KERN_ALERT "registration_ success\n");
8  printk(KERN_INFO "Hello\n");
9
10 if (request_mem_region(IO_BASE,36*9,"GPIO_ test")==NULL)
11     printk(KERN_ALERT "mem_ request_ failed");
12 jmf_gpio = (u32)ioremap(IO_BASE, 36*9); // 36 octets/port, et ports A-I
13 writel(0x10,jmf_gpio+36*6+0x04); // GPIO PG9 en sortie
14 writel(0x0200,jmf_gpio+36*6+0x10); // GPIO PG9 allume la LED
15 return t;
16 }
17
18 void hello_end() // cleanup_module(void)
19 {printk(KERN_INFO "Goodbye\n");
20  unregister_chrdev(90,"jmf");
21  writel(0x0000,jmf_gpio+36*6+0x10); // GPIO PG9 eteint la LED
22  release_mem_region(IO_BASE, 36*9);
23 }

```

Ce code ne peut se comprendre qu'en consultant [2, p.288] reproduit ci-dessous.

Tout d'abord, l'adresse de départ de tous les registres, et le nombre d'octets alloués pour la configuration de chaque registre est fourni dans

### 30.2. Port Register List

Module Name	Base Address	
PIO	0x01C20800	
Register Name	Offset	Description
Pn_CFG0	n*0x24+0x00	Port n Configure Register 0 (n from 0 to 9)
Pn_CFG1	n*0x24+0x04	Port n Configure Register 1 (n from 0 to 9)
Pn_CFG2	n*0x24+0x08	Port n Configure Register 2 (n from 0 to 9)
Pn_CFG3	n*0x24+0x0C	Port n Configure Register 3 (n from 0 to 9)
Pn_DAT	n*0x24+0x10	Port n Data Register (n from 0 to 9)
Pn_DRV0	n*0x24+0x14	Port n Multi-Driving Register 0 (n from 0 to 9)
Pn_DRV1	n*0x24+0x18	Port n Multi-Driving Register 1 (n from 0 to 9)
Pn_PUL0	n*0x24+0x1C	Port n Pull Register 0 (n from 0 to 9)

Nous y trouvons l'adresse de base 0x01C20800 et l'assignation de 0x24=36 registres (octets) par port.

Ensuite, nous devons configurer le bit du port qui nous intéresse – celui lié à une diode verte qui s'appelle PG9 – en sortie. Le registre de configuration de direction du port est décrit ci-dessous (deux pages adjacentes de la documentation) :

### 30.3.56. PG Configure Register 1

Offset: 0xDC			Register Name: PG_CFG1 Default Value: 0x0000_0000	
Bit	Read/Write	Default	Description	
31:7	/	/	/	
15	/	/	/	
			PG11_SELECT	
			000: Input	001: Output
			010: TS1_D7	011: CS11_D7
14:12	R/W	0	100: UART4_RX	101: CS10_D15

			110: Reserved	111: Reserved
11	/	/	/	
			PG10_SELECT	
			000: Input	001: Output
			010: TS1_D6	011: CS11_D6
10:8	R/W	0	100: UART4_TX	101: CS10_D14
			110: Reserved	111: Reserved
7	/	/	/	
			PG9_SELECT	
			000: Input	001: Output
			010: TS1_D5	011: CS11_D5
6:4	R/W	0	100: UART3_CTS	101: CS10_D13
			110: Reserved	111: Reserved
3	/	/	/	
			PG8_SELECT	
			000: Input	001: Output
			010: TS1_D4	011: CS11_D4
			100: UART3_RTS	101: CS10_D12
2:0	R/W	0	110: Reserved	111: Reserved

Nous y voyons 3 bits assignés à PG9, les bits 4 à 6. On vérifiera que la configuration `writel(0x10, jmf_gpio+36*6+0x04);` met bien le bit 4 de ce registre à 1, configurant la broche en sortie. Noter que l'offset `0xDC=220` est bien égal à  $36 \times 6 + 4$ .

Finalement, la valeur placée sur le port est définie dans

### 30.3.59. PG Data Register

Offset: 0xE8			Register Name: PG_DAT Default Value: 0x0000_0000	
Bit	Read/Write	Default	Description	
31:12	/	/	/	
11:0	R/W	0	PG_DAT	

A10 User Manual V1.20  
Copyright © 2011-2012 Allwinner Technology. All Rights Reserved.  
2012-04-09

318



Allwinner Technology CO., Ltd.

A10

			If the port is configured as input, the corresponding bit is the pin state. If the port is configured as output, the pin state is the same as the corresponding bit. The read bit value is the value setup by software. If the port is configured as functional pin, the undefined value will be read.
--	--	--	--

Noter que l'offset `0xE8=232` vaut bien  $36 \times 6 + 0x10$ . PG propose 12 bits de GPIO, d'où la taille de ce registre, dont le 9ème élément est bien indexé en `0x200`. La ligne résultante pour allumer la LED est donc `writel(0x0200, jmf_gpio+36*6+0x10);` **Observer la diode verte à coté du connecteur audio lorsque le module est chargé et retiré de la mémoire.**

## 6 Ajouter un *timer* périodique

Le noyau fournit un accès à des *timers* pour cadencer des tâches. Nous nous servons de telles ressources pour faire clignoter la diode périodiquement et afficher un message dans les *logs* du noyau.

Afin d'indiquer que la carte Olinuxino A13 est en vie, nous désirons représenter le battement de son cœur par une diode qui clignote périodiquement. Le noyau Linux fournit une méthode sous forme de *timer* [1, chap.7].

```

1 struct timer_list exp_timer;
2
3 static void do_something(unsigned long data)
4 {printf(KERN_ALERT "plop");
5  jmf_stat=0x200-jmf_stat;
6  writel(jmf_stat, jmf_gpio+36*6+0x10);
7  mod_timer(&exp_timer, jiffies + HZ);
8 }
9
10 int hello_start() // init_module(void)

```



```

11 {...
12  init_timer_on_stack(&exp_timer);
13  exp_timer.expires = jiffies + delay * HZ; // HZ specifies number of clock ticks/second
14  exp_timer.data = 0;
15  exp_timer.function = do_something;
16  add_timer(&exp_timer);
17  ...
18 }
19
20 void hello_end() // cleanup_module(void)
21 {...
22  del_timer(&exp_timer);
23 }

```

Nous constatons dans `dmesg | tail` que le timer est bien appelé périodiquement, toutes les secondes.

```

[ 5697.089643] registration success
[ 5697.093780] Hello
[ 5698.094083] plop
[ 5699.094146] plop
[ 5700.094227] plop
[ 5701.094286] plop
[ 5702.094348] plop

```

**Observer la diode verte à coté du connecteur audio lorsque le module est chargé en mémoire.**

## 7 Sémaphore, mutex et spinlock [3]

Un pilote qui fournit une méthode `read` communique continuellement des informations au processus en espace utilisateur qui les requiert (`cat < /dev/pilote`). Cette condition de fonctionnement n'est pas représentative d'une application pratique, dans laquelle un producteur met un certain temps à générer les données qui seront communiquées à l'espace utilisateur : la méthode `read` se comporte alors comme le consommateur de données. Dans cette architecture de producteur-consommateur, il faut d'une part un mécanisme pour bloquer `read` tant que les données n'ont pas été produites, et d'autre part un mécanisme pour garantir la cohérence des accès à la zone mémoire commune aux deux fonctions de production et de consommation. La première fonctionnalité est fournie par le sémaphore, la seconde par le mutex et son implémentation plus rapide (mais plus gourmande en ressources), le spinlock.

### 7.1 Sémaphore

Le sémaphore se comporte ici comme un compteur qui mémorise le nombre de fois que les données sont produites. Un consommateur qui cherche à obtenir une donnée décrémente le sémaphore : si le sémaphore est déjà à 0, le consommateur (ici la méthode `read`) est bloquée jusqu'à ce qu'un producteur ait incrémenté le sémaphore. Un sémaphore incrémenté plusieurs fois permettra au consommateur d'obtenir plusieurs données.

La définition des constantes et prototypes associés aux spinlocks se résument en

```

1 #include <linux/semaphore.h>
2 struct semaphore mysem;
3 sema_init(&mysem, 0); // init the semaphore as empty
4 down (&mysem);
5 up (&mysem);

```

**Simuler la production périodique de données en incrémentant un sémaphore dans le gestionnaire d'un *timer*. Bloquer la méthode `read` tant que les données n'ont pas été produites.**

**Que se passe-t-il lorsque nous effectuons une lecture sur le périphérique accessible par `/dev/` alors que le sémaphore s'est déjà incrémenté plusieurs fois?**

**Parmi les 5 fonctions au cœur d'un pilote communiquant – `init`, `exit`, `open`, `read`, `release` – laquelle permet de ne produire des données que lorsque l'utilisateur en a besoin? Proposer un mécanisme pour ne produire des informations (incrément du sémaphore) que lorsque l'utilisateur en a besoin.**

### 7.2 Mutex et spinlock

Les données produites sont stockées dans une mémoire tampon servant à échanger les informations entre producteur et consommateur. Un mécanisme doit être mis en œuvre pour garantir la cohérence entre les données produites et lues : il



ne faut pas écraser une mémoire tampon en cours de lecture, et ne pas chercher à lire des données en cours de production. Le mutex (*MUTually EXclusive*) fournit un verrou binaire – bloqué ou débloqué – qui interdit à deux processus d’accéder simultanément à la même zone mémoire. Avant d’accéder au tampon, chaque processus (producteur ou consommateur) bloque le mutex, interdisant l’autre processus qui chercherait lui-même à bloquer le mutex de continuer son exécution. Une fois l’opération – lecture ou écriture – achevée, le mutex est débloqué et l’exécution du processus en attente se poursuit.

La méthode des mutex permet de placer la tâche en mode veille jusqu’à ce que le mutex soit débloqué. Passer la tâche en mode veille libère des ressources du processeur, mais nécessite un changement de contexte qui peut s’avérer lourd et long si les opérations de lecture et écriture nécessitent une faible latence. Une alternative est le spinlock, qui effectue les mêmes opérations mais en maintenant la tâche active et en testant continuellement l’état du verrou : dans ce cas, le processeur est continuellement sollicité, mais la latence est moindre et le changement de contexte ne s’opère plus.

La définition des constantes et prototypes associés aux mutex se résument en

```
1 #include <linux/mutex.h>
2 struct mutex mymutex;
3 mutex_init(&mymutex);
4 mutex_lock(&mymutex);
5 mutex_unlock(&mymutex);
```

La définition des constantes et prototypes associés aux spinlocks se résument en

```
1 #include <linux/spinlock.h>
2 static DEFINE_SPINLOCK(myspin);
3 spin_lock_init(&myspin);
4 spin_lock(&myspin);
5 spin_unlock(&myspin);
```

**Proposer une implémentation par mutex garantissant la cohérence entre écriture et lecture. Démontrer en modifiant le tampon contenant le texte affiché lors de la requête à read, en y insérant le décompte d’un compteur qui s’incrémente à chaque appel du timer simulant la production de données.**

**Au lieu de modifier le contenu du tableau de caractères contenant le message à afficher dans le gestionnaire de timer, créer une tâche qui sera ordonnancée lorsque le scheduler en aura le temps : on placera les opérations coûteuses en ressources (mutex, manipulation du tampon) dans cette tâche.**

## Références

- [1] J. Corbet, A. Rubini, & G. Kroah-Hartman, *Linux Device Drivers, 3rd Ed.*, O’Reilly, disponible à <http://lwn.net/Kernel/LDD3/>
- [2] Allwinner Technology, *A10 user manual, v.1.20*, 2012.4.9
- [3] C. Blaess, *Interactions entre espace utilisateur, noyau et matériel*, GNU/Linux Magazine France Hors Série 87 (Nov.–Déc. 2016)