

# Électronique numérique

J.-M Friedt

FEMTO-ST/département temps-fréquence

`jmfriedt@femto-st.fr`

transparents à `jmfriedt.free.fr`

8 février 2019

## Au-delà du C ...

Programmation monolithique en C : un binaire contient toutes les fonctions

⇒ spécification des échanges, garantir que chaque fonction fait ce qu'elle est supposée faire (test unitaire)

Alternative :

- chaque programmeur développe une tâche
- un superviseur cadence l'appel à ces tâches (ordonnanceur)
- **problème** : plusieurs tâches, une ressource : comment garantir l'intégrité des accès ?
- **problème** : les tâches veulent échanger des données : comment garantir l'intégrité des données ?
- portabilité du code : abstraction du matériel (pilotes) + fournir des interfaces homogènes ("capteur de température", "port de communication asynchrone" ...)

⇒ environnement exécutif et systèmes d'exploitation (liste d'appels systèmes faisant le lien entre espace utilisateur et superviseur – noyau)

## Au-delà du C ... les environnements exécutifs

- ajout d'une couche d'abstraction supplémentaire (assembleur – C – noyau)
- les environnement exécutifs : développer comme sur un système d'exploitation, mais génère une application monolithique.
- Ordonnanceur  $\Rightarrow$  plusieurs tâches semblent exécutées en parallèle  $\Rightarrow$  notion de priorité.
- Permet à plusieurs programmeurs de développer en parallèle, chacun fournissant une tâche précise.
- l'environnement exécutif fournit les mécanismes de synchronisation des tâches et des données qui leur sont associées.
- Portabilité des applications : les couches matérielles sont (en principe) cachées au développeur.
- Par contre une contrainte supplémentaire : maîtriser un nouvel ensemble de protocoles et méthodes de programmation.

## Environnements exécutif

- Pas de chargement dynamique de bibliothèque ou de programme : code statique
- concept de tâches ...
- ... et des problèmes associés (concurrence d'accès aux ressources, aux variables, priorité),
- solutions : mutex, sémaphores.
- Approprié pour le développement parallèle de tâches et réutilisation de code
- quelques environnements exécutifs libres<sup>1</sup> : FreeRTOS<sup>2</sup>, TinyOS<sup>3</sup> RTEMS<sup>4</sup>, NuttX<sup>5</sup>
- l'ordonnanceur ne doit jamais être en famine de processus à traiter  
⇒ `xTaskCreate()` appelle des tâches avec boucle infinie.

---

1. choisir en fonction des ressources disponibles et des plateformes supportées

2. [www.freertos.org](http://www.freertos.org)

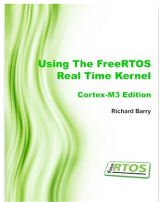
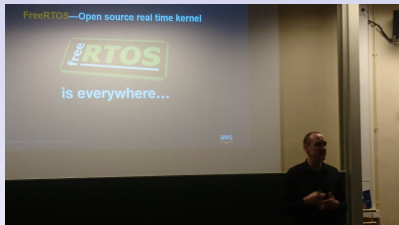
3. [www.tinyos.net](http://www.tinyos.net),

4. [www.rtems.com](http://www.rtems.com)

5. [nuttx.org](http://nuttx.org) & [bitbucket.org/nuttx/nuttx](http://bitbucket.org/nuttx/nuttx)

# FreeRTOS

Environnement exécutif écrit par R. Barry<sup>6 7</sup> (maintenant AWS) dont la portabilité tient en 6 fichiers !



- pas d'abstraction du matériel (pilotes)
- pas de chargement dynamique d'applicatif/bibliothèques
- ordonnanceur + gestion des accès concurrents
- list.c, queue.c & tasks.c + croutine.c
- portable/GCC/ARM\_CM3/port\* spécifique à chaque architecture

6. R. Barry, *FreeRTOS on RISC-V*, FOSDEM 2019 à <https://fosdem.org/2019/schedule/event/riscvfreertos/>

7. R. Barry, *Using the FreeRTOS Real Time Kernel – a Practical Guide, Cortex M3 Edition*, (2010)

# Exemple de tâches sous FreeRTOS

```
#include "stm32f10x.h" // hardware specific
#include <stm32/gpio.h>
#include "FreeRTOS.h" // FreeRTOS specific
#include "task.h"
#include "queue.h"
#include "croutine.h"

int main(void){
    Led_Init();
    Usart1_Init();
    xTaskCreate( vLedsFloat , (signed char*) "LedFloat",100,NULL,10,NULL );
    xTaskCreate( vLedsFlash , (signed char*) "LedFlash",100,NULL,10,NULL );
    xTaskCreate( vPrintUart , (signed char*) "Uart", 100,NULL,10,NULL );
    vTaskStartScheduler();
    while(1); // should never be reached
}

void vLedsFloat(void* dummy) // chaque tache est infinie
{while(1){
    GPIO_SetBits (GPIOC, GPIO_Pin_2); vTaskDelay(120/portTICK_RATE_MS);
    GPIO_ResetBits(GPIOC, GPIO_Pin_2); vTaskDelay(120/portTICK_RATE_MS);
}
}

void vLedsFlash(void* dummy)
{while(1){
    GPIO_SetBits (GPIOC, GPIO_Pin_1); vTaskDelay(301/portTICK_RATE_MS);
    GPIO_ResetBits(GPIOC, GPIO_Pin_1); vTaskDelay(301/portTICK_RATE_MS);
}
}

void vPrintUart(void* dummy) // Writes each 500 ms
{portTickType last_wakeup_time;
last_wakeup_time = xTaskGetTickCount();
while(1){uart_puts("Hello World\r\n");
vTaskDelayUntil(&last_wakeup_time , 500/portTICK_RATE_MS);
}
}
```

# Passage de paramètre

- Une variable sur le tas sera perdue au lancement de l'ordonnanceur  
⇒ valeur passée erronée.
- **Stockage de la variable en RAM** (sur le tas) par le préfixe `static`

```
void func(void* p)
{ int numero= *(int*) p;
  uart_putc( 'a'+numero); vTaskDelay(500 / portTICK_RATE_MS);
  while (1) { vTaskDelay(100 / portTICK_RATE_MS); }
}

int main()
{
  //www.freertos.org/FreeRTOS_Support_Forum_Archive/February_2007/→
  ↪freertos.Problems_with_passing_parameters_to_task_1666309.html
  static int p[5]={0,1,2,3,4};
  static char * taskNames[5] = {"P0", "P1", "P2", "P3", "P4"};

  int i;
  Led_Init();
  Usart1_Init();
  for (i=0;i<NB.PHILO;i++)
    {xTaskCreate(func, taskNames[i], STACK_BYTES(256), (void*)&p[i],1,0);}
  vTaskStartScheduler();
  while(1);
  return 0;
}
```

Type `void*` (zone mémoire non-typée) casté dans la nature de la variable partagée dans la fonction appelée – éventuellement une **structure**.





# Thread/fork

Concept de gestion des accès concurrents aux ressources valable dans tout environnement multitâche.

- le changement de contexte est une opération lourde<sup>8</sup>
- **thread** : occupe les mêmes ressources mémoires que le père mais contient sa propre pile  $\Rightarrow$  partage de ressources mais élimine les problèmes de communication entre processus ( $\Rightarrow$  risque de corruption des données)
- **fork** : dupliquer un processus en héritant de tous les attributs du père  $\Rightarrow$  possède sa propre mémoire virtuelle  $\Rightarrow$  pas de problème de propriété des données
- pour les systèmes sans MMU, `vfork`

## Les threads

Un père peut donc donner naissance à une multitude de fils qui effectuent la même tâche (par exemple serveur – répondre aux requêtes sur un réseau)

- Ces fils partagent des ressources/variables
- Gestion de plusieurs clients dans les serveurs ou interfaces graphiques.
- Méthode pour diviser un processus en sous-tâches indépendantes
- Gestion des variables partagées entre threads : les mutex, version binaire des sémaphores<sup>9</sup>

Implémentation des threads sous Linux : la bibliothèque pthreads ⇒ compiler avec `-lpthread`

## Thread/mutex

```
#include <stdio.h>
#include <unistd.h>
#include <pthread.h>

#define NTHREADS 10

void *thread_function(void *);
pthread_mutex_t mutex1 = PTHREAD_MUTEX_INITIALIZER;
int counter = 0;

int main()
{int d[10];
pthread_t thread_id[NTHREADS];
int i, j;

for (i=0; i < NTHREADS; i++)
    {d[i]=i;
pthread_create( &thread_id[i], NULL, thread_function, &d[i] );} // CREATION THREADS
for(j=0; j < NTHREADS; j++) {pthread_join( thread_id[j], NULL);} // ATTENTE MORT THREADS
printf("Final counter value: %d\n", counter);
return(0);
}

void *thread_function(void *d)
{printf("Thread number %d: %lx\n", *(int *)d, pthread_self());
pthread_mutex_lock( &mutex1 );
usleep(500000); // 500 ms
counter++;
pthread_mutex_unlock( &mutex1 );
}
```

Que se passe-t-il si on sort le `usleep()` du mutex ?

```
$ time ./thread
...
real    0m5.001s
user    0m0.004s
sys     0m0.000s

$ time ./thread
...
real    0m0.503s
user    0m0.000s
sys     0m0.000s
```

# Exemple : RTEMS sur STM32

```
#include <rtems/test.h>
#include <bsp.h> /* for device driver prototypes */
#include <stdio.h>
#include <stdlib.h>

const char rtems_test_name [] = "HELLO WORLD";

rtems_task Init(
  rtems_task_argument ignored
)
{
  rtems_test_begin();
  printf( "Hello World\n" );
  rtems_test_end();
  exit( 0 );
}

#define CONFIGURE_APPLICATION_DOES_NOT_NEED_CLOCK_DRIVER
#define CONFIGURE_APPLICATION_NEEDS_CONSOLE_DRIVER

#define CONFIGURE_MAXIMUM_TASKS 1
#define CONFIGURE_USE_DEVFS_AS_BASE_FILESYSTEM

#define CONFIGURE_RTEMS_INIT_TASKS_TABLE

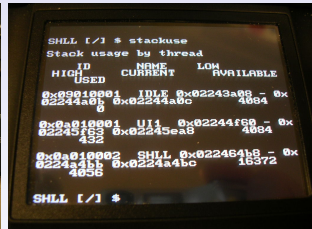
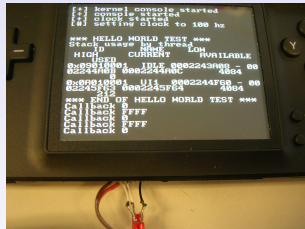
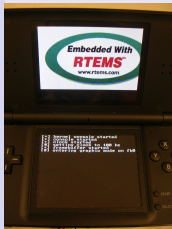
#define CONFIGURE_INITIAL_EXTENSIONS RTEMS_TEST_INITIAL_EXTENSION

#define CONFIGURE_INIT
#include <rtems/confdefs.h>
```

70536 arm-rtems4.11/c/stm32f105rc/testsuites/samples/hello/hello.bin <sup>10</sup>

## Exemple : RTEMS sur NDS

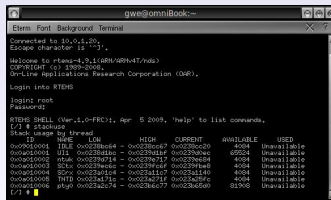
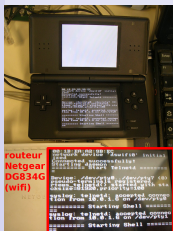
- couche d'émulation POSIX de RTEMS : un environnement de travail proche de celui connu sous Unix
- abstraction des accès au matériel : framebuffer, réseau (wifi)
- pile TCP/IP pour la liaison haut débit
- exploitation efficace des ressources (4 MB RAM)



BSP RTEMS porté à NDS par M. Bucchianeri, B. Ratier, R. Voltz et C. Gestes  
[http://www.rtems.com/ftp/pub/rtems/current\\_contrib/nds-bsp/manual.html](http://www.rtems.com/ftp/pub/rtems/current_contrib/nds-bsp/manual.html)

## Exemple : RTEMS sur NDS

- couche d'émulation POSIX de RTEMS : un environnement de travail proche de celui connu sous Unix
- abstraction des accès au matériel : framebuffer, réseau (wifi)
- pile TCP/IP pour la liaison haut débit
- exploitation efficace des ressources (4 MB RAM)



BSP RTEMS porté à NDS par M. Bucchianeri, B. Ratier, R. Voltz et C. Gestes  
[http://www.rtems.com/ftp/pub/rtems/current\\_contrib/nds-bsp/manual.html](http://www.rtems.com/ftp/pub/rtems/current_contrib/nds-bsp/manual.html)

## Exemple RTEMS : framebuffer

Une application RTEMS doit déclarer les ressources qu'elle exploitera

```

#include <bsp.h>
#include <rtems/fb.h>
#include <rtems/console.h>
#include <rtems/clockdrv.h>
#include "fb.h"

#include <stdlib.h>
#include <stdio.h>
#include <unistd.h>
#include <fcntl.h>
#include <sys/ioctl.h>
#include <rtems/mw_fb.h>

static struct fb_screeninfo fb_info;

inline void draw_pixel(int x, int y, int color)
{
    uint16_t* loc = fb_info.smem_start;
    loc += y * fb_info.xres + x;

    *loc = color;    // 5R, 5G, 5B
    *loc |= 1 << 15; // transparence ?
}

void draw_ppm()
{int x,y,bpp;char r,g,b;
 int l=0;
 for (y=0;y<161;y++)
     for (x=0;x<296;x++) {
         r=image[l++];g=image[l++];b=image[l++];
         bpp=(((int)(r&0xf8))>>3)+(((int)(g&0xf8))<<2)+ \
             (((int)(b&0xf8))<<8);
         if (x<256) draw_pixel(x, y, bpp);
     }
}

rtems_task Init(rtems_task_argument ignored)
{
    struct fb_exec_function exec;
    int fd = open("/dev/fb0", O_RDWR);

    if (fd < 0) {printf("failed\n");exit(0);}

    exec.func_no = FB_FUNC_ENTER_GRAPHICS;
    ioctl(fd, FB_EXEC_FUNCTION, (void*)&exec);
    ioctl(fd, FB_SCREENINFO, (void*)&fb_info);

    draw_ppm();
    while (1) ;

    exec.func_no = FB_FUNC_EXIT_GRAPHICS;
    ioctl(fd, FB_EXEC_FUNCTION, (void*)&exec);
    close(fd);printf("done.\n");exit(0);
}

/* configuration information */
#define CONFIGURE_HAS_OWN_DEVICE_DRIVER_TABLE

rtems_driver_address_table Device_drivers[] =
{
    CONSOLE_DRIVER_TABLE_ENTRY,
    CLOCK_DRIVER_TABLE_ENTRY,
    FB_DRIVER_TABLE_ENTRY,
    { NULL,NULL, NULL,NULL,NULL, NULL }
};

#define CONFIGURE_LIBIO_MAXIMUM_FILE_DESCRIPTOR 10
#define CONFIGURE_RTEMS_INIT_TASKS_TABLE
#define CONFIGURE_MAXIMUM_TASKS 1
#define CONFIGURE_INIT
#include <rtems/confdefs.h>

```

## Exemple RTEMS : GPIO

```

#include <bsp.h>
#include <stdlib.h>
#include <stdio.h>
#include <nds/memory.h>

rtems_id timer_id;
uint16_t l=0;

void callback()
{ printf("Callback %x\n",l);
  (*(volatile uint16_t*)0x08000000)=1;
  l=0xffff-1;
  rtems_timer_fire_after(timer_id, 100, callback, NULL);
}

rtems_task Init(rtems_task_argument ignored)
{ rtems_status_code status;
  rtems_name timer_name = rtems_build_name('C','P','U','T');

  printf( "\n\n*** HELLO WORLD TEST ***\n" );
  // sysSetCartOwner(BUS_OWNER_ARM9);
  (*(vuint16_t*)0x04000204) = ((*(vuint16_t*)0x04000204) \
    & ~ARM7_OWNS_ROM);

  status = rtems_timer_create(timer_name,&timer_id);
  rtems_timer_fire_after(timer_id, 1, callback, NULL);
  rtems_stack_checker_report_usage();
  // requires #define CONFIGURE_INIT

  printf( "*** END OF HELLO WORLD TEST ***\n" );
  while(1)

```

```

;
exit( 0 );
}

/* configuration information */
#define CONFIGURE_APPLICATION_NEEDS_CONSOLE_DRIVER
#define CONFIGURE_APPLICATION_NEEDS_CLOCK_DRIVER
#define CONFIGURE RTEMS_INIT_TASKS_TABLE

/* configuration information */
#define CONFIGURE_MAXIMUM_DEVICES 40
#define CONFIGURE_MAXIMUM_TASKS 100
#define CONFIGURE_MAXIMUM_TIMERS 32
#define CONFIGURE_MAXIMUM_SEMAPHORES 100
#define CONFIGURE_MAXIMUM_MESSAGE_QUEUES 20
#define CONFIGURE_MAXIMUM_PARTITIONS 100
#define CONFIGURE_MAXIMUM_REGIONS 100

/* This settings overwrite the ones defined in confdefs.h */
#define CONFIGURE_MAXIMUM_POSIX_MUTEXES 32
#define CONFIGURE_MAXIMUM_POSIX_CONDITION_VARIABLES 32
#define CONFIGURE_MAXIMUM_POSIX_KEYS 32
#define CONFIGURE_MAXIMUM_POSIX_QUEUED_SIGNALS 10
#define CONFIGURE_MAXIMUM_POSIX_THREADS 128
#define CONFIGURE_MAXIMUM_POSIX_TIMERS 10
#define CONFIGURE_LIBIO_MAXIMUM_FILE_DESCRIPTORS 200

#define STACK_CHECKER_ON
#define CONFIGURE_INIT

#include <rtems/confdefs.h>

```



# Mise en pratique

FreeRTOS sur STM32 : [github.com/jmfriedt/tp\\_freertos](https://github.com/jmfriedt/tp_freertos)

- mise en œuvre de la chaîne de compilation (arm-...-gcc) et des outils pour configurer le microcontrôleur : exemples baremetal
- spécificité du STM32 : granularité de la configuration des horloges
- processeur 32 bits capable d'embarquer un environnement exécutif
- le processeur se décline en une multitude de classes : *linker* script approprié (répertoire ld/).
- datasheet ... manuel du cœur<sup>11</sup> et du processeur<sup>12</sup>
- FreeRTOS sur STM32 : un "OS" embarqué fournissant des fonctionnalités telles que tâches, ordonnanceur, mutex, sémaphores.
- exécution sous qemu ([github.com/beckus/qemu\\_stm32](https://github.com/beckus/qemu_stm32)) :

```
qemu_stm32/arm-softmmu/qemu-system-arm -M stm32-p103 -serial stdio -serial stdio -serial stdio -kernel usart_cm3.bin
```

11. [http://www.st.com/web/en/resource/technical/document/reference\\_manual/CD00171190.pdf](http://www.st.com/web/en/resource/technical/document/reference_manual/CD00171190.pdf)

12. <http://www.st.com/st-web-ui/static/active/en/resource/technical/document/datasheet/CD00191185.pdf>

Table 5. High-density STM32F10xxx pin definitions (continued)

Pins				Pin name	Type <sup>(1)</sup>	I/O Sense <sup>(2)</sup>	Main function <sup>(3)</sup> (after reset)	Alternate functions <sup>(4)</sup>	
FBGA144	FBGA100	MLCP84	LQFP100					Default	Remap
K1	H1	-	20	31	V <sub>REF-</sub>	S	V <sub>REF-</sub>		
L1	J1	F7	21	32	V <sub>REF+</sub>	S	V <sub>REF+</sub>		
M1	K1	G8	13	22	V <sub>DDA</sub>	S	V <sub>DDA</sub>		
J2	G2	F6	14	23	PA0-WKUP	I/O	PA0	WKUP/USART2_CTS <sup>(5)</sup> ADC123_IN0 TIM2_CH1_ETR TIM8_CH1/TIM8_ETR	
K2	H2	E8	15	24	PA1	I/O	PA1	USART2_RTS <sup>(5)</sup> ADC123_IN1 TIM9_CH2/TIM2_CH2 <sup>(6)</sup>	
L2	J2	H8	16	25	PA2	I/O	PA2	USART2_TX <sup>(5)</sup> /TIM8_CH3 ADC123_IN2 TIM2_CH3 <sup>(6)</sup>	
M2	K2	G7	17	26	PA3	I/O	PA3	USART2_RX <sup>(5)</sup> /TIM8_CH4 ADC123_IN3/TIM2_CH4 <sup>(6)</sup>	
G4	E4	F5	18	27	V <sub>DD4</sub>	S	V <sub>DD4</sub>		
F4	F4	G6	19	28	V <sub>DD4</sub>	S	V <sub>DD4</sub>		